

## 2020年度実施方針

I o T 推進部

## 1. 件名：

(大項目) 超低消費電力型光エレクトロニクス実装システム技術開発

## 2. 根拠法

国立研究開発法人新エネルギー・産業技術総合開発機構法第15条第1号ニ及び第9号

## 3. 背景及び目的・目標

クラウドコンピューティングのみならずI o T (もののインターネット) の進展やA I (人工知能) の急速な利用拡大によりデータセンタなどにおける情報処理量や通信トラフィックが指数関数的に増大しており、今後も情報量の増大が予測されている。現状技術の延長ではデータ伝送に係る電力消費量は増加し続け、2025年には1500億 kWh (現在の国内電力消費量全体の6分の1) に膨らむと見込まれている。情報処理で発生する排熱を少ない電力で処理できるようになったことなどにより、データセンタの市場規模の伸びに対する消費電力量の伸びは徐々に小さくなる傾向にあるが、一層の省電力化のためには、情報処理機器・装置そのものの低消費電力化と高速化を両立できる技術開発と社会実装を進める必要がある。

電子機器に電気配線を用いる場合、データ伝送量や速度、伝送距離の増加に伴い信号伝送の損失が大きくなるのに対して、光配線を用いる場合、それらが増大しても損失は一定であり、消費電力の増加は極めて小さいという特性がある。このメリットを生かして、光配線は高速インターネット網や携帯電話基地局で利用されているほか、近年はデータセンタなどの低消費電力化・高速化技術として光配線技術が有力視され、半導体関連企業などで研究開発が進められている。

本研究開発は、我が国の将来の成長の糧となるイノベーションを創出する未来開拓研究プロジェクトの一つとして実施され、情報通信機器の省電力化と高速化を目的に、電子機器の電気配線を光化する光配線技術と電子回路技術を融合させた光エレクトロニクス実装システム技術を実現する基盤技術を確立することを目指すものである。

本研究開発では、電気配線を用いたサーバボードに比べて消費電力を3割削減できかつデータセンタレベルでの運用が可能な光電子融合サーバを実現するための要素技術を確立することを目標とする。

具体的には、電子機器のデータ伝送において、10Tbps/ノードの伝送帯域と電気配線を用いる場合と比較して1/10の低消費電力化を、また通信速度あたりの面積比で1

／100以下の小型化（すなわち100倍の帯域密度）を実現する。

開発成果の一部は研究開発の進捗に合わせ、順次、実用化し、光配線と電子回路を融合させた光エレクトロニクス市場の創出と開拓を目指す。

本研究開発で成果を得ることにより、光半導体分野における我が国産業界の国際優位性を維持するとともに、光エレクトロニクスを用いた新たなコンピューティング市場において我が国が競争力を獲得し、さらに半導体産業、回路基板産業やそれらをシステム化したサーバ、ルータ等の情報通信機器産業などのエレクトロニクス産業の活性化にも資する。

#### 【委託事業】

研究開発項目① 光エレクトロニクス実装基盤技術の開発

(i) 実装基盤技術

(a) 光エレクトロニクス実装技術

【中間目標】（2014年度末）

小型の高速・低消費電力光トランシーバと数十mm角のポリマー光配線を形成した光電子ハイブリッド回路基板を開発し、光入出力を持つLSIを実現するための基盤技術を確立する。

【最終目標】（2017年度末）

5cm×5cm程度の光電子ハイブリッド基板上にLSIを搭載するモジュール化技術を確立し、LSIモジュールでの高速光インターコネクトを実現する。

(b) 光エレクトロニクス集積デバイス技術

【中間目標】（2014年度末）

光信号の並列化技術、多重化技術を開発し、大容量信号伝送を実現するための基盤要素技術を確立する。また、低コスト化のための光素子の集積化技術と導波路技術を確立する。

【最終目標】（2017年度末）

多数の光素子を集積した光電子集積インターポーザの大容量伝送を実現するための基盤集積技術を確立する。

(c) 光エレクトロニクスインターフェース技術

【中間目標】（2014年度末）

100Gbps動作に対応するDSP-LSIと集積光送受信デバイスの試作を行い、基本性能評価と問題点の抽出を行う。

【最終目標】（2016年度末）

低消費電力DSP-LSI最終プロトタイプを実現するとともに、データセンタ間通信向け低消費電力100Gbpsデジタルコヒーレント光トランシーバを実証す

るための要素技術を確立する。

(d) 光エレクトロニクス回路設計技術

【中間目標】(2014年度末)

マルチフィジクス対応の光エレクトロニクス実装システム統合設計環境の基本構成を構築し、統合設計を行うための基本的なフローの実証を行う。また、光デバイス設計の基盤技術として、光変調器等の開発に適用可能な電子・光連携TCADの基本構造を確立する。

【最終目標】(2017年度末)

光デバイス設計用電子・光連携TCADと光電子集積インターポーザの設計を可能とする統合設計環境を連携させ、基本実装構造に関するデータベース(デザインキット)を整備し、光電子集積インターポーザを効率的に設計可能とする。

(ii) 革新的デバイス技術

[革新的光源・光検出器技術]

【中間目標】(2014年度末)

温度安定シリコン上量子ドットレーザの基盤技術開発を進め、シリコン導波路結合型単チャンネル量子ドットレーザを実現する。また、超高感度受光器の基盤技術として受光器における暗電流抑制効果を実証する。

【中間目標】(2017年度末)

光電子集積サーバ用の集積化光源への展開に向け、量子ドットレーザアレイを実現するとともにシリコン系基板上に直接成長した量子ドットレーザを試作する。また、導波路型受光器における暗電流抑制技術を実現する。これらの検討を通じて、光電子集積サーバ技術への技術展開の見通しを示すとともに事業化に対する課題を明確化する。

【中間目標】(2019年度末)

光電子集積インターポーザ用集積化光源に向け、シリコン上量子ドットレーザの高温動作と高速変調動作を実現する。また、光電子集積インターポーザ用集積化受光器への展開に向け、シリコン基板上に集積した受光器の低暗電流動作を実証し、高速応答動作可能な構造を明確にする。

【最終目標】(2021年度末)

光電子集積インターポーザ用集積化光源に向け、 $1.4\mu\text{m}$ 以上の長波長帯のシリコン基板上量子ドットレーザの実現可能性を示す。また、光電子集積インターポーザ用集積化受光器に向け、高速応答可能で省電力化が可能な導波路型受光器を実証することにより、光電子集積インターポーザへの技術展開の見通しを示すと共に、事業化に対する課題を明確化する。

#### [革新的光変調器技術]

##### 【中間目標】（2014年度末）

光電子集積サーバに使用する光電子集積インターポーザの光変調器の超小型化を可能とする新原理に基づく変調器として、10Gbps程度の高速動作を実現する。

##### 【中間目標】（2017年度末）

超小型高速変調器としてLN変調器を凌駕する実用性能を得る。また、これらの検討を通じて、光電子集積サーバ技術への技術展開の見通しを示すとともに事業化に対する課題を明確化する。

##### 【中間目標】（2019年度末）

光電子集積インターポーザ用の集積化光変調器への展開に向け、超小型化・高速動作を可能とするスローライト型変調器や低消費電力化が可能なハイブリッドMOS型光変調器等の動作を実証する。

##### 【最終目標】（2021年度末）

光電子集積インターポーザ用の集積化光変調器への展開に向け、スローライト型変調器やハイブリッドMOS型変調器等に対し、多重化・多値変調等の伝送方式を実現する可能性を実証することにより、光電子集積インターポーザへの技術展開の見通しと事業化に対する課題を明確化する。

#### [革新的光配線技術]

##### 【中間目標】（2014年度末）

光電子集積サーバの配線密度を飛躍的に高めることできる3次元光配線技術において、層間方向への伝搬機能が可能であることを実証する。

##### 【中間目標】（2017年度末）

3次元光配線技術として垂直方向と水平方向の伝搬機能の統合を実現する。また、これらの検討を通じて、光電子集積サーバ技術への技術展開の見通しを示すとともに事業化に対する課題を明確化する。

##### 【中間目標】（2019年度末）

光電子集積インターポーザへの展開に向け、フォトニックナノ構造等を用いた光損失補償機能や光バッファ機能など、革新的導波路技術の可能性を示す。

##### 【最終目標】（2021年度末）

光電子集積インターポーザへの展開に向け、フォトニックナノ構造等による光損失補償機能や光バッファ機能を統合することなどにより高度な光配線技術を開発し、光電子集積サーバ技術の革新的展開へ寄与する。

#### [革新的光エレクトロニクス回路技術]

##### 【中間目標】（2014年度末）

ハイブリッド回路基板上における半導体レーザの高効率化を行うとともに複数の光増幅器が並ぶアレイデバイスを実現する。

##### 【中間目標】（2017年度末）

異なる機能の光回路を同一回路基板上に集積し、光FPGAコンセプトを実証する。また、これらの検討を通じて、光電子集積サーバ技術への技術展開の見通しを示すとともに事業化に対する課題を明確化する。

##### 【中間目標】（2019年度末）

光電子集積インターポーザへの展開に向け、光FPGAを構成するハイブリッド光素子の集積プロセスシーケンスを確立し、光FPGAの原理実証を行う。

##### 【最終目標】（2021年度末）

光電子集積インターポーザへの展開に向け、シリコンインターポーザ上で機能可変型光エレクトロニクス回路の基本機能を実証して光FPGA実現の見通しを明らかにすることにより、光電子集積サーバ技術の革新的展開へ寄与する。

#### [革新的光スイッチングデバイス技術]

##### 【中間目標】（2014年度末）

サーバ回路におけるデータ通信の高効率化を可能とする導波路クロスバー型をベースとした超小型光スイッチを試作し、スイッチング動作を実証するとともに、超高速光信号処理デバイス実現に向けた基本的な論理動作を実現する。

##### 【最終目標】（2017年度末）

光スイッチマトリクスの高電力化、光信号処理デバイスの10Gbps程度での動作を実証する。また、これらの検討を通じて、光電子集積サーバ技術への技術展開の見通しを示すとともに事業化に対する課題を明確化する。

#### 研究開発項目② 光エレクトロニクス実装システム化技術の開発

##### (i) システム化技術

##### (a) サーバボードのシステム化技術開発

##### 【中間目標】（2014年度末）

光電子集積技術を最大限に活かすために光インターコネクションに要求される伝送スペック（変調速度、多重度、チャンネル数など）、及び、光電子インターポーザの回路冷却に関する基本要件を明らかにする。また、光電子集積インターポーザと積層型ストレージチップ実装基板からなるハイブリッド型の光インターフェース付きSSDを試作し、標準ストレージインターフェースによる光接続動作を検証する。

##### 【最終目標】（2017年度末）

光電子集積サーバボードにおける伝送機能の主要部分からなる送受信部を試作し、要求スペックを満たす光伝送を実証する。また、光電子集積インターポーザに積層型のストレージチップを実装した光インターフェース付SSD技術を確立する。

(b) ボード間接続機器、筐体間接続機器のシステム化技術開発

【中間目標】(2014年度末)

小型光トランシーバを搭載したアクティブ光ケーブル(AOC)を完成させ、筐体間接続における実用性を実証する。また、標準化動向を考慮しながら、光トランシーバとロジックLSI間の電気伝送に関するインターフェース仕様を決定する。

【最終目標】(2017年度末)

LSIと光トランシーバの接続構造を決定する。また、策定した設計基準に基づき既存ロジックLSIを搭載できる基板を設計・試作し、光ケーブルを用いたLSI搭載基板間光接続を実現する。

(c) データセンタ間接続機器のシステム化技術開発

【中間目標】(2014年度末)

一次試作の光デバイス及びDSP-LSIを用いたトランシーバを試作し、デバイス制御動作を検証するとともに改良・完成度向上に向けた指針・フィードバック事項を抽出する。

【最終目標】(2016年度末)

抽出した技術課題を解決し、目標である小型、低消費電力を満たす100Gbpsデジタルコヒーレント光トランシーバを実現する。

(d) 企業間ネットワーク接続機器のシステム化技術開発

【中間目標】(2014年度末)

シリコン光導波路による波長合分波器を用いて1.25Gbpsの一芯双方向光トランシーバを実証する。

【最終目標】(2017年度末)

シリコン光導波路による双方向多重用合分波器と波長多重用合分波器を組み合わせ集積試作し、一芯双方向波長多重動作をシリコンワンチップ上で実証するとともに、企業間ネットワーク向け波長多重合分波器実用化のための要求課題を抽出し、解決の目処を得る。

(e) 光電子集積インターポーザのデバイス・実装技術開発

【中間目標】(2019年度末)

光配線の消費電力を2mW/Gbps以下にするための要素技術を開発する。また、

光電子集積インターポーザの異種導波路接続技術と高集積コネクタを開発し、損失の少ないシングルモードファイバーとの光リンクを実現する。

【最終目標】(2021年度末)

光配線の消費電力を1mW/Gbps以下とするための要素技術と、電気配線と比較し通信速度あたりの面積で1/100すなわち100倍の帯域密度を実現するための要素技術、およびシリコンフォトニクス技術による波長多重シングルモード光回路を開発することにより、10Tbps/ノードの帯域幅を持つ光電子集積インターポーザ技術を実現する。

(f)光電子集積インターポーザのシステム化技術開発

(f-1)情報処理システム化技術

【中間目標】(2019年度末)

波長多重技術を用いた接続技術を開発し、消費電力の少ない光電子集積インターポーザ技術と合わせることでサーバ電力量を30%削減可能であることをシミュレーションにより示す。

【最終目標】(2021年度末)

消費電力の少ない光電子集積インターポーザ技術と波長多重技術を用いた接続技術を組合わせた光電子融合サーバボードを試作し、試作機とシミュレーションを用いてサーバ電力量を30%削減可能であることを示す。

(f-2)情報通信システム化技術

【中間目標】(2019年度末)

一芯双方向波長多重トランシーバに光電子集積インターポーザを実装し、動作検証を行う。

【最終目標】(2021年度末)

光電子集積インターポーザを用いた一芯双方向波長多重トランシーバを搭載することにより、光加入者端末装置を10cm×2cm×2cm以下のサイズに小型化するための実装技術を開発する。

(ii) 国際標準化

【中間目標】(2014年度末)

光インターコネクタに関する標準化団体(OIF (Optical Internetworking Forum)、IEEE 802.3 (Next gen 100G Optical Ethernet Study Group))に参画し、「キーメンバーコミュニティ」におけるプレゼンスを確立する。また、100Gbpsデジタルコヒーレント光トランシーバに関する標準化を推進する。

【中間目標】(2017年度末)

本プロジェクトの成果である光実装部品における各種インターフェース等の標準化

提案活動を行い、実用化する開発成果の事業化に必要な標準の提案を行う。

【中間目標】（2019年度末）

光電子集積インターポーザの物理仕様（サイズ、入出力構成）、電気・光インターフェースに関する各種標準化団体に参画し、実用化する開発成果の事業化に必要な標準の提案を行う。

【最終目標】（2021年度末）

光電子集積インターポーザの物理仕様（サイズ、入出力構成）、電気・光インターフェースに関し、提案した標準化案の採択推進活動を行う。

#### 4. 事業内容及び進捗(達成)状況

NEDO IoT推進部 栗原 廣昭をプロジェクトマネージャー、東京大学 ナノ量子情報エレクトロニクス研究機構 特任教授 荒川 泰彦をプロジェクトリーダーとし、以下の研究開発を実施した。

##### 4.1 2018年度事業内容

研究開発項目① 光エレクトロニクス実装基盤技術の開発

(i) 実装基盤技術

2017年度までの成果を基に、②-(ii)-(e)及び(f)に掲げる光電子集積インターポーザのデバイス・実装技術及び光電子集積インターポーザのシステム化技術の開発に展開した。

(ii) 革新的デバイス技術

(実施体制：PETRA、東京大学、横浜国立大学、京都大学、東京工業大学、早稲田大学)

[革新的光源・光検出器技術]

光電子集積インターポーザ用集積化光源に向け、シリコン上量子ドットレーザの高温動作と高速変調動作の実現に向けた課題を明確にした。また、光電子集積インターポーザ用集積化受光器への展開に向け、シリコン基板上に集積した受光器の低暗電流動作の実証に向けた課題を明確にし、高速応答動作可能な構造を検討した。

[革新的光変調器技術]

光電子集積インターポーザ用の集積化光変調器への展開に向け、超小型化・高速動作を可能とするスローライト型変調器や低消費電力化が可能なハイブリッドMOS型光変調器等の動作実証のための課題を明確にした。

[革新的光配線技術]

光電子集積インターポーザへの展開に向け、フォトニックナノ構造等を用いた光損失補償機能や光バッファ機能等、革新的光導波路技術の可能性検証のための課題を



明確にした。

[革新的光エレクトロニクス回路技術]

光電子集積インターポーザへの展開に向け、光FPGAを構成するハイブリッド光素子の集積プロセスシーケンスを確立し、光FPGAの原理実証を行うための課題を明確にした。

研究開発項目② 光エレクトロニクス実装システム化技術の開発

(i) システム化技術

(実施体制：PETRA)

(e)光電子集積インターポーザのデバイス・実装技術開発

10Tbps/ノードの高速I/O動作を実現するための要素技術として、光変調器、受光器、光入出力素子、合分波器など光電子集積インターポーザの構成要素となる光素子の小型、高速、低消費電力化技術を開発した。光配線の低消費電力化(2mW/Gbps以下)を達成するための課題抽出を行い、達成のための方針を示した。また、シングルモードファイバーとの接続に適した異種導波路接続構造並びに導波路・光ファイバ間の接続構造を検討し、実現可能性を検討し、試作評価を行った。更に、光電子集積インターポーザにおける大容量信号伝送技術として光信号の多重化、多値化について検討を行った。

(f)光電子集積インターポーザのシステム化技術開発

(f-1)情報処理システム化技術

小型・高速動作・低消費電力な光電子集積インターポーザを搭載したサーバボードの消費電力のさらなる削減に寄与するために、波長多重技術を用いた接続技術の要素技術における課題抽出を行った。光電子集積インターポーザと波長多重技術を組込んだサーバボードの電力量算出のためのシミュレーション技術を構築した。

(f-2)情報通信システム化技術

光アクセスネットワーク端末装置を小型化するための要素技術として、一芯双方向波長多重トランシーバに消費電力の少ない光電子集積インターポーザを実装し、動作検証のための課題抽出を行った。

(ii) 国際標準化

(実施体制：PETRA)

光電子集積インターポーザの物理仕様(サイズ、入出力構成)、電気・光インターフェースに関して、フォーラム標準化機関(OIF、IEEE802.3、COBO)、並びにデジュール標準化機関(IEC)等の各種標準化団体に参画し、標準化動向を踏まえ、実用化する開発成果の事業化に必要な標準の提案を行った。

上記研究開発項目①②に加えて、本事業の運営等に活用するため必要に応じて調査、成果普及活動等を行った。

#### 4. 2 2019年度（委託）事業内容

##### 研究開発項目① 光エレクトロニクス実装基盤技術の開発

###### (ii) 革新的デバイス技術

(実施体制：P E T R A、東京大学、横浜国立大学、京都大学、東京工業大学、早稲田大学)

###### [革新的光源・光検出器技術]

光電子集積インターポーザ用集積化光源に向け、シリコン上量子ドットレーザの高温動作と高速変調動作を実現した。また、光電子集積インターポーザ用集積化受光器への展開に向け、シリコン基板上に集積した受光器の低暗電流動作を実証し、高速応答動作可能な構造を明確にした。

###### [革新的光変調器技術]

光電子集積インターポーザ用の集積化光変調器への展開に向け、超小型化・高速動作を可能とするスローライト型変調器や低消費電力化が可能なハイブリッドMOS型光変調器等の動作を実証した。

###### [革新的光配線技術]

光電子集積インターポーザへの展開に向け、フォトリソナノ構造等を用いた光損失補償機能や光バッファ機能など、革新的導波路技術の可能性を示した。

###### [革新的光エレクトロニクス回路技術]

光電子集積インターポーザへの展開に向け、光FPGAを構成するハイブリッド光素子の集積プロセスシーケンスを確立し、光FPGAの原理実証を行った。

##### 研究開発項目② 光エレクトロニクス実装システム化技術の開発

###### (i) システム化技術

(実施体制：P E T R A)

###### (e) 光電子集積インターポーザのデバイス・実装技術開発

光配線の消費電力を2mW/Gbps以下にするための要素技術を開発した。また、光電子集積インターポーザの異種導波路接続技術と高集積コネクタを開発し、損失の少ないシングルモードファイバーとの光リンクを実現した。

(f) 光電子集積インターポーザのシステム化技術開発

(f-1) 情報処理システム化技術

波長多重技術を用いた接続技術を開発し、消費電力の少ない光電子集積インターポーザ技術と合わせることでサーバ電力量を30%削減可能であることをシミュレーションにより示した。

(f-2) 情報通信システム化技術

一芯双方向波長多重トランシーバに光電子集積シリコンチップを利用した光電子集積インターポーザを実装し、動作検証を行った。

(ii) 国際標準化

(実施体制：PETRA)

光電子集積インターポーザの物理仕様（サイズ、入出力構成）、電気・光インターフェースに関する各種標準化団体に参画し、実用化する開発成果の事業化に必要な標準の提案を行った。

4.3 実績推移

	2012	2013	2014	2015	2016
	年度	年度	年度	年度	年度
	委託	委託	委託	委託	委託
実施額推移 需給勘定 (百万円)	0 (NEDO) 2,800 (経済産業省)	2,452 (NEDO)	3,548 (NEDO)	3,458 (NEDO)	1,720 (NEDO)
特許等出願件数 (件)	20	17	46	67	37
論文発表数 (報)	7	26	84	94	74
フォーラム等 (件)	1	0	2	2	2

	2017	2018	2019
	年度	年度	年度
	委託	委託	委託
実施額推移	1,715	1,432	1,864

需給勘定 (百万円)	(NEDO)	(NEDO)	(NEDO)
特許等出願件数 (件)	52	32	14 <sup>※</sup>
論文発表数 (報)	100	67	60 <sup>※</sup>
フォーラム等 (件)	2	2	2 <sup>※</sup>

※2020年1月25日時点

## 5. 事業内容

プロジェクトマネージャーにNEDO IoT推進部 栗原 廣昭を任命し、プロジェクトの進行全体を企画・管理やそのプロジェクトに求められる技術的成果及び政策的効果を最大化させる。また、東京大学 ナノ量子情報エレクトロニクス研究機構 特任教授 荒川 泰彦をプロジェクトリーダーとし、以下の研究開発を実施する。

### 5.1 2020年度（委託）事業内容

研究開発項目① 光エレクトロニクス実装基盤技術の開発

#### (ii) 革新的デバイス技術

(実施体制：PETRA、東京大学、横浜国立大学、京都大学、東京工業大学、早稲田大学)

##### [革新的光源・光検出器技術]

光電子集積インターポーザ用集積化光源に向け、これまでの成果に立脚し集積シリコン光回路上ハイブリッド量子ドットレーザを試作するとともに、長波長量子ドットの高密度化、高品質化に取り組む。また、光電子集積インターポーザ用集積化受光器への展開に向け、シリコン基板上に集積した受光器を試作し、導波路と接続することで高速応答動作を確認する。

##### [革新的光変調器技術]

光電子集積インターポーザ用の集積化光変調器への展開に向け、超小型化・高速動作を可能とするスローライト型変調器や低消費電力化が可能なハイブリッドMOS型光変調器等の動作の実証を進める。遮断周波数30GHzの可能性、45Gbps変調の改善などを調査する。また、4波の波長多重について動作を試みる。

##### [革新的光配線技術]

光電子集積インターポーザへの展開に向け、フォトニックナノ構造等を用いた光損失補償機能や光バッファ機能など、革新的導波路技術の可能性を示す。大域的構造最

適化手法と損失補償手法を統合することにより保持時間の増大の検討を行う。

また、光保持領域同士の統合の動的制御を、多数の光保持領域へと拡張し、それによる導波制御の可能性を検討する。

#### [革新的光エレクトロニクス回路技術]

実際に光スイッチを組み込んだ光デバイスの製作を開始する。作成特性評価とそのフィードバック結果を受けて再設計およびプロセス再検討を通して、光デバイスの特性向上を図る。

### 研究開発項目② 光エレクトロニクス実装システム化技術の開発

#### (i) システム化技術

(実施体制：P E T R A)

#### (e) 光電子集積インターポーザのデバイス・実装技術開発

高速化・低消費電力化に向けて、112Gbps 動作が可能な光回路の設計・作製、並びに電子回路の設計、シミュレーションを行うとともに、1 mW/Gbps の低消費電力化に向けた光回路の設計、試作を行い、課題抽出を行う。また、光電子集積インターポーザ試作に向けた再現性の高いシリフォト統合化集積プロセスを構築するとともに、デバイス統合ライブラリの構築を行う。さらに、マルチチップ実装に向けた基本設計と光リンクの低損失化、高機能化を行う。

#### (f) 光電子集積インターポーザのシステム化技術開発

##### (f-1) 情報処理システム化技術

波長多重技術を用いた接続技術を開発し、消費電力の少ない光電子集積インターポーザ技術と合わせた AI 向けの光電子サーバボードの設計・試作を行い、10Tbps 用の光エンジンが高温で動作する冷却機構、反射を抑制したポリマー光導波路実装構造の検討を進める。また、並列分散処処理ミドルウェアでは、重要なアプリケーションを絞り込み、アプリケーションコードに光ハブ用ライブラリを実装し、速度検証を行う。

##### (f-2) 情報通信システム化技術

光アクセスネットワーク端末装置を 10 cm × 2 cm × 2 cm 以下のサイズに小型化するために、一芯双方向波長多重トランシーバに光電子集積インターポーザを実装したパッケージ設計、およびポリマー光導波路との結合方法の最適化設計を行う。

#### (ii) 国際標準化

(実施体制：P E T R A)

光電子集積インターポーザの物理仕様（サイズ、入出力構成）、電気・光インターフェースに関する各種標準化団体に参画し、データセンタへの適用など、実用化する開発成果の事

業化に必要な標準の提案を推進する。

上記研究開発項目①②に加えて、本事業の運営等に活用するため必要に応じて調査、成果普及活動等を行う。

## 5. 2 2020年度事業規模

### 委託事業

需給勘定 1、840百万円（継続）  
（事業規模については変動がありうる。）

## 6. その他重要事項

### 6. 1 評価の方法

NEDOは、技術的及び政策的観点から、研究開発の意義、目標達成度、成果の技術的意義、将来産業への波及効果等について、外部有識者による研究開発の中間評価を2019年度に実施した。

### 6. 2 外部評価結果

外部有識者による中間評価を2019年度に実施した結果、中間目標を概ね達成しており、2021年度まで計画を継続することとした。

### 6. 3 運営・管理

研究開発全体の管理・執行に責任と決定権を有するNEDOは、経済産業省及び研究開発実施者と密接な関係を維持しつつ、事業の目的及び目標、並びに本研究開発の目的及び目標に照らして適切な運営管理を実施する。具体的には、NEDOは四半期に一回程度事業の進捗について実施者から報告を受けること等により各研究開発項目の進捗と研究開発項目間の整合性・連携状況の確認を行うと同時に、政策動向・業界技術動向等を把握して必要な対策を合議し、PLおよびすべての実施者と連携して実施する。必要に応じて技術推進委員会等を開催して外部有識者の意見を運営管理に反映するものとする。

### 6. 4 複数年度契約の実施

2018～2021年度の複数年度契約を行う。なお、2019年度の中間評価の結果を受けて、2020年度以降の継続を判断した。

### 6. 5 知財マネジメントにかかる運用

「NEDOプロジェクトにおける知財マネジメント基本方針」に従ってプロジェクトを実施する。

7. スケジュール

2020年度に技術推進委員会を開催する。

8. 実施方針の改訂履歴

(1) 2020年2月制定

(別紙) 実施体制

