

「ハイブリッドクラウド利用基盤技術の開発」に関する研究開発構想
(個別研究型)

令和4年12月

内閣府
経済産業省

目次

1. 事業の背景、目的、内容	4
(1) 事業の目的	4
① 政策的な重要性.....	4
② 我が国の状況	5
③ 世界の取組状況.....	7
④ 本事業のねらい.....	8
(2) 事業の目標	8
① アウトプット目標.....	8
② アウトカム目標.....	9
(3) 事業の内容	9
研究開発項目① ハイブリッドクラウド利活用基盤技術	9
ア. 研究開発の必要性	10
イ. 具体的研究内容.....	10
ウ. 達成目標	11
研究開発項目② 不正検知技術	11
ア. 研究開発の必要性	11
イ. 具体的研究内容.....	11
ウ. 達成目標	14
2. 実施方法、実施期間、評価	18
(1) 事業の実施・体制.....	18
(2) 事業の実施期間.....	18
(3) 評価に関する事項.....	19
(4) 社会実装に向けた取組	19
(5) 予算.....	20
(6) 経済産業省の担当課室	20
3. その他重要事項	20
(1) 研究開発成果の取扱い	20
① 共通基盤技術の形成に資する成果の普及	20
② 標準化施策等との連携	20
③ 知的財産権の帰属、管理等の取扱い	20
(2) 「研究開発構想」の見直し	21
(3) 研究開発の対象経費	21

4. 研究開発構想の改定履歴	21
----------------------	----

1. 事業の背景、目的、内容

(1) 事業の目的

① 政策的な重要性

クラウドサービスの普及やサプライチェーンの多様化等に伴い、サイバー空間の複雑性が増し、クラウド等の複数の情報システムを組み合わせる形態も増加している。あらゆる分野でデジタル技術の活用やデータ利活用の促進が求められる中、インシデントが発生した場合の経済社会活動への影響は、従来より広範に及ぶおそれがある。

政府の重要情報でもデジタル化が進む中、データ中心のセキュリティが重要となっており、データの作成から使用、ひいては廃棄まで、ライフサイクル全体にわたってデータを安全に管理・制御する必要性が増してきている。一方、これまでのサイバーセキュリティの考え方は境界防御モデルを基本としてきた。境界防御モデルでは、信用する領域と信用しない領域に境界を設け、境界外部からの脅威を境界上で検証・防御するという考え方である。しかしながら、昨今のサイバー攻撃の深刻化等によりセキュリティインシデントも多発しており、境界防御モデルの信頼性に限界が指摘されている。これに対し、ゼロトラストモデルに立脚してセキュアなシステム構築を可能とするよう、オープンアーキテクチャで対抗することが重要な手段となると考えられる。

その際、ハードウェアのみならず、それを用いて構築されるクラウドを含むデジタル基盤もまた信頼に足るものである必要がある。今日のクラウドは、コストや利便性に優れ、AIをはじめとした最先端の機能を提供することからデジタル基盤として幅広く利用されている。その一方でクラウドの多くのサービスは、いわゆるマネージドサービスとしてブラックボックス化されており、十分に信頼性が確保されているとは言い難い。こうした課題を解決するためには、広く提供される最先端のクラウド技術を活用しつつ、内部構造や動作原理などが明らかになっているホワイトボックスクラウドで機密性の高いデータを取り扱うなど、それぞれのクラウドの長所を活かしたハイブリッドクラウドを構築することが有用であり、その利便性向上やセキュリティ面などの高度化に向けた技術開発を促進していくことが重要である。

サイバーセキュリティを確保しつつクラウドサービスの活用を進めていくため、「デジタル社会の実現に向けた重点計画」（令和4年6月7日閣議決定）においては、「政府が取り扱う情報の機密性等に応じてパブリッククラウドとプ

ライブートクラウドを組み合わせる利用する、いわゆるハイブリッドクラウドの利用を促進する。」こと、「また、政府として、クラウドサービスや関連する暗号化等の技術開発や実証を支援しつつ、その成果を政府調達に反映していく」ことを定めている。

また、クラウドを含むデジタル基盤を支えるシステム及びサービスに用いられる半導体及びそれに制御される電子機器等のハードウェアは必要なセキュリティ機能が実装されているなど、信頼に足るものである必要がある。他方、世界半導体会議は、2018年5月に不正な半導体に関する白書を発行し、その背景や実態、危険性について述べるとともに、世界的に偽造半導体の流通が問題となっていることに注意喚起を行っており、製造・流通する半導体のハードウェアの信頼性が確保されているとは必ずしも言い難い。こうした課題を解決するためには、半導体・電子機器等のハードウェアに期待される機能以外の不正な機能が混入していないかを特定して排除するために必要な検証技術の開発を行うなどして、セキュリティ検証基盤を確立していくことが必要となる。

「サイバーセキュリティ戦略」（令和3年9月28日閣議決定）においても、「不正なプログラムや回路が仕込まれていないことを確認するためのソフトウェア・ハードウェア両面の検証技術の研究開発・実用化を推進する。」旨が示されている。

経済安全保障重要技術育成プログラムの研究開発ビジョンにおいても、領域横断・サイバー空間領域で支援対象とする技術において、

- ハイブリッドクラウド利用基盤技術
 - 不正機能検証技術（ハードウェア）
- が上げられている。

以上を踏まえ、政府情報システムのセキュリティ強化に向け、様々なクラウドを連携して利用する際のデータ保護技術や、ハードウェアに対する不正機能混入を検証する技術等を開発することを本事業の目的とする。

② 我が国の状況

近年、様々な分野で個人情報や企業が持つ機密情報を活用し、新たな洞察を得ようとする動きが進む一方、他社へのデータ提供時における、情報漏洩や不正利用などへの懸念も高まっている。機密性の高い金融や医療でのデータ分析、プラントにおける稼働データの分析、マーケティング事業者や同業種・他業種の協業などによる組織横断型データ分析等を実現するため、大規模なデー

タを保護しながら活用可能にする秘匿化・分散処理技術の開発ニーズが存在している。

そうした中、NEDO「人工知能技術適用によるスマート社会の実現プロジェクト／データコラボレーション解析による生産性向上を目指した次世代人工知能技術の研究開発」（2018 年度～2022 年度）では、各機関・組織が保有するデータを一か所に集約させることなく人工知能が効果的にデータ解析を行う協調機械学習技術として、データコラボレーション解析技術の開発に取り組んでいる。

JST CREST「イノベーション創発に資する人工知能基盤技術の創出と統合化／プライバシー保護データ解析技術の社会実装」（2019 年度～2021 年度）では、入出力情報を秘密に保ったままデータ処理を実行可能なプライバシー保護データ解析技術の社会実装推進を目的として、広範な適用範囲に対して誰でも利用可能な汎用的データ処理秘匿化技術の開発と、金融データ解析を特に念頭においたプライバシー保護データ解析技術の開発及び実社会での実証などに取り組んでいる。

また、経済施策を一体的に講ずることによる安全保障の確保の推進に関する法律（令和 4 年法律第 4 3 号）に基づき、特定重要物資の安定供給確保のための個別施策として、情報処理の需要に応じて各計算資源を自動で拡張・縮小するための制御技術に係る基盤クラウドプログラム、共通化可能な機能を自動化・効率化することによりセキュリティを高度化するための基盤クラウドプログラムの開発等に関する取組に対する支援が検討されているところ、本事業と合わせて取り組んでいくこととする。

一方、半導体・電子機器等のハードウェアのセキュリティに関連する研究開発プロジェクトとして、戦略的イノベーション創造プログラム(SIP)における「重要インフラ等におけるサイバーセキュリティの確保」（2015 年度～2019 年度）において、半導体に対する外部からの侵襲性・非侵襲性攻撃技術の研究を行いそれらの攻撃に対する対策技術を開発したほか、「IoT 社会に対応したサイバー・フィジカル・セキュリティ」（2018 年度～2022 年度）において機器の製造過程及び出荷後に機器を構成する基板上に実装される可能性のあるハードウェアトロージャンと呼ばれる IC チップや回路基板に密かに挿入された不正回路を検出し、信頼の基点となるハードウェアのセキュリティを確保するなどの研究開発が推進された。

また、半導体・電子機器等ハードウェアの消費電力や漏洩電磁波等から内部の秘密情報を取得する、サイドチャネル攻撃法が現実的な脅威となっている

が、これに関し IPA は、2021 年度の「フォトエミッション等のサイドチャネル攻撃に関する調査」事業において、半導体からの光子の放出、無線回線への情報漏洩、機械学習を利用した攻撃など、最新の攻撃方法について調査を行うと共に、同年の「新たなサイドチャネル攻撃に関する実機調査と評価手順の作成」事業において、無線回線への漏洩および機械学習を利用した攻撃について追試を行い、それらの攻撃の評価手順を明らかにした。

さらに、NEDO「AI エッジデバイスの横断的なセキュリティ評価に必要な基盤技術の研究開発」（2018 年度～2022 年度）において、AI エッジデバイスにおける入出力への脅威対策、内部保護、個体管理の各課題に取組み、AI エッジデバイス向け評価分析基盤の確立を目指している。特に、個体管理の課題では、正規の半導体・電子機器等のトレーサビリティを確保するために、物理的に複製困難なナノ人工物メトリクスの基礎技術を開発してその有効性を検証しているところである。

③ 世界の取組状況

クラウドについて、海外では、主に米国の最先端企業が高度な技術力と市場競争力を持っている状況だが、国内の企業や研究機関も、秘密分散技術、データコラボレーション技術など一部の技術やシーズとなる技術を有している。また、単独のクラウド内でのデータ暗号化や機密 VM などセキュリティの高度化技術や、クラウド上のデータ基盤間の単純な連携を行う技術はそれぞれ存在するが、データの重要度に応じて適切に保護しつつ、安全・低コスト・自動で行う技術は存在しない状況にある。

また、米国では、IC チップを含むサプライチェーン・セキュリティについて、DARPA による研究開発プログラム(Supply Chain Hardware Integrity for Electronics Defense, SHIELD)が 2015 年～2019 年に実施されており、耐攻撃性を備えた半導体等の開発が進められている。欧州では、2021 年より ENISA 主導の下、あらたに EUCC セキュリティ評価認証制度の構築が開始され、IC チップのセキュリティ認証はその最初の対象とされて既にドキュメント等が整備されている。我が国においても、上述のとおり研究開発が進められてきたが、半導体等のハードウェアは機器・システムに不可欠な根幹であり、これらの信頼性を確保する検証技術は、我が国の戦略的自律性を確保していく観点から研究開発を行っていくことは重要である。

④ 本事業のねらい

本事業で研究開発を実施するハイブリッドクラウド利用基盤技術およびハードウェアの不正機能検証技術は、我が国が安全保障活動、社会経済活動を行う上で必須の基盤インフラ技術であり、他国に依存することなくこれを自律的に構築する能力を担保することをねらいとしている。

既存の事業では、データを一か所に集約させることなく効果的にデータ解析を行う技術や入出力情報を秘密に保ったままデータ処理を実行可能とする技術の開発に取り組まれてきたが、これらをクラウド上で扱う技術や現実的に利用可能な速度で処理する技術は存在していない。また、これまでの研究開発においてハードウェア・トロージャンフリーな IC 等の設計を保証する技術に関する基礎理論の構築や耐タンパー性や個体管理に関する基礎的な検討を行ってきたものの、半導体・電子機器に係るセキュリティ要求仕様の定義や実用化に向けた技術開発・実証は行われていない。

このため、本事業では、信頼性の高いクラウド基盤を構築可能とするため、異なるセキュリティ領域を接続し、利便性の向上やセキュリティの高度化に資する基盤的技術として、次世代のクラウド技術やソフトウェアスタックの技術を開発することを目的とする。また、クラウドを含む情報システムに用いられる半導体・電子機器等のハードウェアにおける不正機能排除が可能となるような検証技術の確立に向けて、半導体の設計時の IP コアに不要な機能が混入されていないか、仕様で定められていない部品が混入していないか、等の検証について、必要な要素技術の特定と技術開発を行うとともに、半導体の設計から組込みに至るまでのセキュリティ要求仕様の定義や標準化、検証のパイロット実証を行うことでハードウェアセキュリティ検証基盤を確立することを目的とする。

(2) 事業の目標

① アウトプット目標

● ハイブリッドクラウド利用基盤技術

【達成目標】2026 年度まで

- ・ ハイブリッドクラウド利用基盤技術：異なるセキュリティレベルを有する複数のクラウドサービスを安全・安心かつ円滑に活用していくための基盤技術の確立および実サービスとしてのクラウド基盤の構築。

- 不正機能検証技術（ハードウェア）

- 【中間目標】2025 年度まで

- ・ 不正機能検証技術（ハードウェア）：半導体・電子機器等のハードウェアのライフサイクルの各フェーズにおける不正機能検出に必要な検証技術の開発や検証手法の構築。

- 【最終目標】2028 年度まで

- ・ 不正機能検証技術（ハードウェア）：検証技術の最適化と検証体制の構築。

詳細な技術目標については、（３）項の事業の内容に記載する。

② アウトカム目標

- ・ 本事業で開発したクラウド基盤技術が実装されたサービスを通じて、政府や重要インフラ事業者等が機密性の高い情報等を扱うことができる、高い利便性やセキュリティを有する信頼性の高いクラウド基盤を構築可能とする。
- ・ 本事業で開発した検証技術により「サイバーセキュリティ戦略」で謳われている「不正なプログラムや回路が仕込まれていないことを確認するためのソフトウェア・ハードウェア両面の検証技術の研究開発・実用化を推進する。」に貢献し、その結果、クラウドを含むデジタル基盤を支えるシステム及びサービスの信頼性の根幹となる半導体・電子機器等のハードウェアのセキュリティが確保され、当該システム及びサービスの利活用が促進される。

（３）事業の内容

本事業で研究開発を実施する両技術は、我が国が安全保障活動、社会経済活動を行う上で必須の基盤インフラ技術であるが、世界的にも本技術は確立されていない。また、本事業の成果においては民生利用のみならず公的利用につなげていくことが前提となっているため、以下の研究開発項目は全て委託で実施するものとする。

研究開発項目① 「ハイブリッドクラウド利用基盤技術の開発」

ア．研究開発の必要性

サイバーセキュリティを確保しつつクラウドサービスの活用を進めていくためには、内部構造や動作原理などが明らかになっている「ホワイトボックスクラウド」で機密性の高いデータを取り扱いつつ、必要に応じて最先端のクラウド（ホワイトボックスクラウドとの対比で「ブラックボックスクラウド」という）を活用するなど、それぞれのクラウドの長所を活かしたハイブリッドクラウドを構築することが有用である。こうした異なるセキュリティレベルを有するクラウドを連携させてハイブリッドクラウドとして利用するためには、利便性の向上やセキュリティの高度化に資する基盤的技術として、次世代のクラウド技術やソフトウェアスタックの技術開発を行うことが必要である。

イ．具体的研究内容

セキュリティレベルの異なるクラウドを利用した利便性の向上やセキュリティの高度化を実現するには、各クラウドでの厳格なデータセキュリティを実現する技術、それに基づいたデータ流通の自動化技術、データ流通の基盤となるネットワークの高度化技術を一連の基盤技術として確立していく必要がある。

具体的な要素技術については、以下の通り。

〔１〕 強固な鍵管理によるデータセキュリティ技術

データセキュリティとはデータをそのライフサイクル全体を通じて不正アクセスや破損、窃盗等から保護することをいい、特にデータの暗号化に用いる暗号鍵の管理はデータセキュリティの根幹をなす。その一方で、クラウドでは一般に暗号鍵管理機能自体がマネージドサービスとして提供されブラックボックス化されており、このため利用者にとってはその安全性を確認する手段がないといった問題がある。

こうした課題を解決するため、鍵管理をブラックボックスクラウドから分離し、ホワイトボックスクラウドで利用者が自律的に鍵管理を行うための技術を開発する。また、開発した技術を用いて、ホワイトボックスクラウドのみならずブラックボックスクラウドでも利用者がデータの保存/転送/使用時の完全な制御を可能にする鍵利用高度化技術を開発する。

〔２〕 データの保護と流通の自動化技術

データの重要度やアクセス制御情報に基づく処理の最適化、漏洩や改ざんの防止、匿名化加工、証跡管理等、データの保護と流通を自動化する技術の開発については今後検討の上で別途示す。

〔３〕クラウド間専用線接続の最適化・自動化を実現するネットワーク技術
アプリからの要求やデータ流量予測等に応じ、最適な経路や量のネットワーク資源を割り当て、運用を自動化するネットワーク技術の開発については今後検討の上で別途示す。

ウ．達成目標

【達成目標】 2026 年度まで

〔１〕強固な鍵管理によるデータセキュリティ技術
強固な鍵管理によるデータセキュリティ技術を開発するとともに、開発した技術を用いたクラウド基盤をプロトタイプ実証する。
なお、技術開発の実施に当たっては、今後示す予定の〔２〕データの保護と流通の自動化技術、〔３〕クラウド間専用接続の最適化・自動化を実現するネットワーク技術の開発とも整合を図りつつ、一体性をもって取り組む。

研究開発項目② 「半導体・電子機器等のハードウェアにおける不正機能排除のための検証基盤の確立」

ア．研究開発の必要性

ソフトウェアレベルでホワイトボックスなクラウドを構築できたとしても、ハードウェアにおいてもホワイトボックス化が必要となる。例えば、クラウドに用いられる半導体・電子機器等のハードウェアについて、サプライチェーンの複雑化に伴い、粗悪品や偽造品が混入する危険性が生じているため、不正品を排除するための要素検証技術の特定と技術開発を実施することが必要である。

イ．具体的研究内容

半導体・電子機器のライフサイクルは、〔１〕半導体設計、〔２〕半導体製造、〔３〕ソフトウェア印加、〔４〕電子機器設計・製造・運用（廃棄・リユースを含む）の４つのフェーズ（段階）に大別できる。半導体・電子機器への不正機能

や不正部品の混入を防ぎ信頼のおける半導体・電子機器のサプライチェーンを築くためには、これらの4つのフェーズのすべてにおいて必要な技術を開発し適用することが求められる。フェーズ毎にわが国において最低限強化すべき技術について研究開発を実施する。

〔1〕半導体設計フェーズにおける検証

半導体のチップは複雑なシステムであり、通常、半導体設計者は自らがーから開発した回路（設計 IP）に加えて外部から調達した回路（設計 IP）を活用してチップ全体の設計を行う。また、最先端の攻撃に対抗する技術とその評価を踏まえ、セキュリティ上の要求をチップ設計に課す。したがって、不正機能の混入を防ぐためには、〔1－1〕設計 IP の検証、〔1－2〕チップ設計の検証、〔1－3〕チップ設計に組込む最先端攻撃対抗技術の検証、〔1－4〕セキュリティ仕様への適合性検証を行うことが必須である。

〔1－1〕半導体 IP 検証

半導体設計者が、調達を予定する第三者設計 IP に対して必要十分な機能要求の仕様を所定の形式言語で記述して示し、第三者から購入する半導体設計 IP に当該仕様外の機能が混入されていないかを検証するための技術の開発を行う。

〔1－2〕チップ設計検証

デジタル・アナログ・メモリなどの多様な機能を搭載する大規模な半導体チップに対して、要求外の機能が混入されていないことを、半導体開発に利用される半導体設計ツールを用いて計算機上で検証する技術を確立する。

〔1－3〕最先端攻撃・攻撃対抗技術

半導体に対する最先端の論理攻撃、物理攻撃、サイドチャネル攻撃、エミッション攻撃等に対する耐タンパー性検証技術を開発し、前記攻撃に対抗する半導体実装技術を開発評価する。

〔1－4〕セキュリティ仕様への適合性検証

半導体チップに必要不可欠である最低限のセキュリティ機能について、セキュリティ要求仕様を策定し、当該仕様を満たすことを検証するための脆弱性検証技術を開発する。

〔２〕半導体製造フェーズにおける検証

半導体製造のすべての工程にわたって設計データが適切に管理されることが必要である。また、製造された半導体チップ等の機能が仕様どおりか否かを検査できることが必要である。

〔２－１〕半導体設計データ管理

半導体製造工程における設計データの改竄を排除するための品質管理技術を確立する。

〔２－２〕半導体解析による検証

半導体のディレイヤリング（パッケージ開封、研磨等）と高分解能観測により設計データを抽出する解析技術を確立し、要求外の機能の混入あるいは設計データの改竄が無いことを確認する手法を構築する。

〔３〕ソフトウェア印加フェーズにおける検証

半導体・電子機器に外部からソフトウェアを印加するフェーズにおける検証技術を開発する。

〔３－１〕ソフトウェア組込み段階でのセキュリティ要求仕様と検証技術

セキュアにソフトウェアを印加するために必要なセキュリティ機能について、セキュアにソフトウェアを印加するための要求仕様を策定し、当該仕様を満たされていることを検証するための脆弱性検証技術を開発する。

〔４〕電子機器設計・製造・運用フェーズにおける検証

電子機器の設計・製造・運用（廃棄・リユースを含む）に係るフェーズにおいては、不正部品混入を検知できること、また、半導体・電子機器の模倣品・非正規品を検知できるようにする必要がある。

〔４－１〕不正部品混入検知

半導体が制御する電子機器の使用フェーズにおいて、不正な部品等が混入していることを検知する技術、当該の検知技術を正常に実装していることを検証する技術を開発する。

〔４－２〕個体 ID 管理

半導体・電子機器個体に ID を付与し、市場流通後に半導体・電子機器から ID を取得してデータ基盤（クラウド）に参照することにより、半導体・電子機器個体の属性（真正性を含む）を検証できる技術を開発する。

ウ．達成目標

【中間目標】 2025 年度まで

〔1〕 半導体設計フェーズにおける検証

〔1－1〕 半導体設計 IP 検証

- ・ 用いる形式言語の統一や、モデル化された要求仕様と第三者設計 IP 間における形式的検証手法の開発、代表的ないくつかの第三者 IP に対する要求仕様の策定とモデル化、形式検証ツールの開発、形式検証実験による不要な機能の定義を行う。

〔1－2〕 チップ設計検証

- ・ 多様な半導体機能が搭載されている大規模なチップについて、設計データに要求外の機能が混入していないことを、一般性の高い半導体設計ツールを用いて計算機上で検証する手法を構築する。
- ・ フルチップの機能を網羅的に検証するため、チップのデジタル機能について形式的/論理的及び物理的な検証手法、またチップのアナログ機能及びメモリ機能について回路レベル及び物理的な検証手法を構築する。

〔1－3〕 最先端攻撃・攻撃対抗技術

- ・ 論理攻撃、物理攻撃、サイドチャネル攻撃、エミッション攻撃等に関し、評価法が確立していない最先端の具体的な攻撃について攻撃の有効性を計測する手順等を構築する。

〔1－4〕 セキュリティ仕様への適合性検証

- ・ 組込み電子機器向け半導体チップへの必要最小限のセキュリティ要求仕様を構築し、当該要求の評価手法を開発する。

〔2〕 半導体製造フェーズにおける検証

〔2－1〕 半導体設計データ管理

- ・ 半導体製造工程において設計データの改竄を排除する品質管理技術を構築する。

〔２－２〕 半導体解析による検証

- ・ 半導体チップのパッケージング開封、半導体チップの表面研磨、集束イオンビームによる研磨、電子ビームや X 線による立体撮像、等の半導体・電子機器の解析に必要な基盤技術を構築する。また、当該技術により設計データを抽出するとともに、要求外の機能の混入あるいは設計データの改竄が無いことを確認する手法を構築する。
- ・ 半導体・電子機器事業者より提供される実製品について、要求外の機能の混入あるいは設計データの改竄が無いことを確認し、事例集等を構築する。

〔３〕 ソフトウェア印加フェーズにおける検証

〔３－１〕 ソフトウェア組込み段階でのセキュリティ要求仕様と検証技術

- ・ ソフトウェア印加に係るセキュリティ要求仕様を策定し、当該仕様が実現されていることを確認する評価手法を開発する。

〔４〕 電子機器設計・製造・運用フェーズにおける検証

〔４－１〕 不正部品混入検知

- ・ 半導体が制御する電子機器の使用フェーズにおいて不正な部品等が混入していることを検知する技術を確立する。
- ・ 事前に設計工程や製造工程を検証した事業者による半導体・電子機器について、その電氣的及び電磁的な特性についてのゴールデンデータを確立する。
- ・ 電子機器の使用フェーズにおける特性と比較することにより、不正な改竄を検知する手法を開発する。
- ・ 半導体・電子機器に検知機能を搭載するためのチップに、セキュアな暗号モジュールを実装するなどのセキュアパッケージングの手法を開発する。

〔４－２〕 個体 ID 管理

- ・ 半導体・電子機器の個体の人工物メトリクス等による ID を付与し、その ID と紐づけて当該半導体・電子機器個体に関する情報を記録したデータ基盤に照会できる技術を開発する。
- ・ 半導体・電子機器の属性の照会・検証においてはデータ主権と機密性保持の両立を図るために高機能暗号を活用した技術を開発する。

【最終目標】 2028 年度まで

検証技術の最適化と検証体制の構築

〔1〕半導体設計フェーズにおける検証

〔1－1〕半導体設計 IP 検証

- ・ 検証に用いる形式言語と形式検証手法の標準化を行う。
- ・ 第三者設計 IP に対する、形式言語で記述されモデル化された機能要求仕様例について、半導体・電子機器設計者への提供を行うことも念頭に、半導体・電子機器設計者がセキュリティ検証を行うための形式検証ツール等を開発するとともに、運用の方向性を示すことを目的としたパイロット実証を実施する。

〔1－2〕チップ設計検証

- ・ 多様な半導体機能が搭載されている大規模なチップの開発工程において、設計データに要求外の機能が混入していないこと検証する手法が適切に導入・運用されていることを半導体事業者が宣言する方法及び第三者が確認する方法について標準化を行うとともに、運用の方向性を示すことを目的としたパイロット実証を実施する。

〔1－3〕最先端攻撃・攻撃対抗技術

- ・ 論理攻撃、物理攻撃、サイドチャネル攻撃、エミッション攻撃等に関し、評価法が確立していない最先端の具体的な攻撃について攻撃の有効性を計測する評価体系や攻撃に対抗する半導体実装技術等を構築するとともに、運用の方向性を示すことを目的としたパイロット実証を実施する。

〔1－4〕セキュリティ仕様への適合性検証

- ・ 組込み電子機器向け半導体チップへの必要最小限のセキュリティ要求仕様の認証を取得し、評価手法の標準化を行うとともに、運用の方向性を示すことを目的としたパイロット実証を実施する。

〔2〕半導体製造フェーズにおける検証

〔2－1〕半導体設計データ管理

- ・ 設計データに要求外の機能が混入されていないことを検証済みの設計データと半導体製造工程に用いられるマスクデータの等価性を計算機上で検証する手法を構築するほか、マスクの作製および半導体製造の各工程において改竄を排除する管理手法を構築するとともに、運用の方向性を示すことを目的としたパイロット実証を実施する。

〔2－2〕半導体解析による検証

- ・ 半導体・電子機器の微細化・大規模集積化・大面積化に対応するため最先端の解析装置を用いた解析手法を構築するとともに、運用の方向性を示すことを目的としたパイロット実証を実施する。

〔3〕ソフトウェア印加フェーズにおける検証

〔3－1〕ソフトウェア組込み段階でのセキュリティ要求仕様と検証技術

- ・ セキュリティ要求仕様の認証を取得し、評価手法の標準化を行うとともに、運用の方向性を示すことを目的としたパイロット実証を実施する。

〔4〕電子機器設計・製造・運用フェーズにおける検証

〔4－1〕不正部品混入検知

- ・ 半導体・電子機器の電氣的及び電磁的な特性を記録・比較して不正な改竄を検知する機能を具備する検知チップを開発するほか、セキュリティ向け暗号コアのサイドチャネル漏洩を電氣的および電磁的な特性量とし、その場で計測・記録・評価する仕組みについて、半導体集積回路コアの機能・仕様を構築し、セキュアパッケージングによる半導体・電子機器のモデルシステムを構築するとともに、運用の方向性を示すことを目的としたパイロット実証を実施する。

〔4－2〕個体ID管理

- ・ 半導体・電子機器の個体における人工物メトリクス等によるID付与の方法や照会の手順の標準化を行うとともに、運用の方向性を示すことを目的としたパイロット実証を実施する。
- ・ ID付与サービスおよび照会サービスを運用するために必要なシステムを開発し、パイロット実証を実施する。

2. 実施方法、実施期間、評価、社会実装に向けた取組

(1) 事業の実施・体制

本事業は、内閣官房、内閣府、文部科学省、経済産業省を含む関係府省が設置したプログラム会議が定める「経済安全保障重要技術育成プログラムの運用・評価指針」に基づき事業を実施する。

研究推進法人（Funding Agency: FA）は、国から示された研究開発ビジョン及び研究開発構想に基づき、公募により研究開発課題を採択するとともに、その進捗管理・評価等の責務を担う。本事業のFAは、国立研究開発法人新エネルギー・産業技術総合開発機構（NEDO）である。

研究開発課題の実施責任者（以下「研究代表者」という。）の所属する機関は、国内に研究開発拠点を有し、日本の法律に基づく法人格を有している機関とする（以下「研究代表機関」という）。また、研究代表者及び主たる研究分担者は日本の居住者であることとする。（ここで言う居住者とは外為法の居住者（特定類型該当者を除く）であること。）

本事業の公募では、個別事業ごとの提案を想定しており、研究開発項目①〔1〕及び②はそれぞれ別に事業を実施するものとする。

(2) 事業の実施期間

本研究開発構想に基づく、本事業は、研究開発項目①については2023年度から2026年度にかけての3年間、研究開発項目②については2023年度から2028年度にかけての5年間とする。研究開発項目②については、ステージゲート方式を採用し、以下のスケジュールで実施するものとする。

	2023年度	2024年度	2025年度	2026年度	2027年度	2028年度
ハイブリッドクラウド利用基盤技術開発事業	要件定義／標準手法の確立	開発・プロトタイプ実証		終了時評価		
ハードウェアの不正機能検証技術基盤構築	要件定義／評価手法の確立		ステージゲート	標準化、パイロット実証		終了時評価

図1 研究開発のスケジュール

（３）評価に関する事項

本事業は、「経済安全保障重要技術育成プログラムの運用・評価指針」に基づき、評価を実施する。研究代表者は自己評価を毎年実施し、PO に報告する。

NEDO は外部評価として、研究開発項目①について、評価の時期は事後評価を 2026 年度（事業終了年度）に実施することし、事業の進捗等に応じて評価時期を早める場合は、PO 及び所管省庁と連携して、あらかじめ適切な実施時期を定める。

研究開発項目②について、評価の時期は中間評価を 2025 度（事業開始から 3 年目）、事後評価を 2028 年度（事業終了年度）に実施することし、事業の進捗等に応じて評価時期を早める場合は、PO 及び所管省庁と連携して、あらかじめ適切な実施時期を定める。

（４）社会実装に向けた取組

本事業は、経済施策を一体的に講ずることによる安全保障の確保の推進に関する法律（令和 4 年法律第 4 3 号）に基づく指定基金協議会を設置した上で推進していく。これにより、本事業によって生み出される研究成果等を活用し、民生及び公的な利用を促進するとともに社会実装につなげていくことを目指し、その実現に向け、潜在的な社会実装の担い手として想定される関係行政機関や民間企業等による伴走支援を可能とするとともに、参加者間で機微な情報も含む有用な情報の交換や協議を安心かつ円滑に行うことのできるパートナーシップを確立していく。

具体的には、本事業により開発を行うハイブリッドクラウド利用基盤技術は、政府や重要インフラ事業者によるデータ利活用と安心安全を両立したクラウド利用に資することが想定される。このため、このような利活用を行う場合の将来的に想定される具体的なユースケースやビジネスモデル、その実現のために必要な制度・標準・機能等や普及の在り方、求められるセキュリティの強度、世界の市場動向等の情報を共有しつつ研究開発を進めることは、研究開発成果を将来の社会実装に円滑につなげていく上で、大きな意義がある。

本事業に係る協議会については、研究開発課題の採択後に、関係行政機関、PO、研究代表者等の協議会への参画者における十分な相談を行いつつ、運営していく。なお、協議会の詳細は別に示す。

(5) 予算

本事業の予算は、研究開発項目①〔1〕については17億円を超えない範囲とし、研究開発項目②については34億円を超えない範囲とする。各研究開発項目、フェーズ毎の配分については、必要に応じて、経済産業省からの指導に基づき目安を示す。これを変更する場合も同様とする。

(6) 経済産業省の担当課室

本事業の運営に係る経済産業省の担当課室は、研究開発項目①については商務情報政策局ソフトウェア・情報サービス戦略室、研究開発項目②についてはサイバーセキュリティ課とする。

3. その他重要事項

(1) 研究開発成果の取扱い

① 共通基盤技術の形成に資する成果の普及

研究開発課題実施者は、研究成果を広範に普及するよう努めるものとする。経済産業省及びNEDOは、経済安全保障の観点を留意しつつ、研究開発課題実施者による研究成果の広範な普及を促進する。

経済安全保障の観点から、経済産業省は必要に応じてNEDOに対して助言を行い、NEDOは本助言を踏まえて、成果の普及について検討することとする。

② 標準化施策等との連携

研究開発実施者は、安全性検証手法等に関する研究開発成果の着実な実用化のため、本研究開発の終了後に実施すべき取組のあり方や検証・認証機関の構築及びビジネスモデルについて立案する。また、経済産業省、NEDO及び研究開発課題実施者は、安全性基準等の国際標準化を戦略的に推進する仕組みを構築する。

③ 知的財産権の帰属、管理等の取扱い

研究開発成果を民生利用のみならず公的利用につなげていくことを指向し、社会実装や市場の誘導につなげていく視点を重視するという本プログラムの趣旨に則り、研究代表機関、研究代表者は、PO及び研究分担者との協議の上、知的財産権の利活用方針を定めることとする。その際には、研究開発途中及び終了後

を含め、知的財産権の利活用を円滑に進めることができるように努めることとする。

なお、研究開発成果の利活用にあたりその成果にバックグラウンド知的財産権が含まれる場合には、その利活用についても同様に努めること。

(2) 「研究開発構想」の見直し

経済産業省は、NEDO、PO 及び関連省庁と連携して、当該研究開発の進捗状況及びその評価結果、社会・経済的状況、国内外の研究開発動向、政策動向、研究開発費の確保状況等、事業内外の情勢変化を総合的に勘案し、必要に応じて、達成目標、実施期間等、本研究開発構想の見直しを行う。

(3) 研究開発の対象経費

「経済安全保障重要技術育成プログラムの運用・評価指針」に基づき、運用する。大学・研究開発法人等以外に関する間接経費の額の設定については、事業の性質に応じて経済産業省の担当課室から別に示す場合を除き、業務委託契約標準契約書に基づくものとする。

4. 研究開発構想の改定履歴

(1) 令和4年12月、制定。