

# AIチップ設計拠点“AIDC” ～半導体チップの設計を支援します～

AI Chip Design Center, AIDC

半導体チップ / 回路設計 / AI Si chips / Circuit design / AI

## 研究開発の概要 Research Highlights

### ■ 背景

半導体チップ設計は、高度な設計技術や高額な設計ツール(EDAツール)が必要とされ、中小ベンチャー企業には高いハードルとなっています。

### ■ 開発内容

設計環境、共通基盤技術、設計評価プラットフォームなどを開発し、設計拠点を構築しました。

### ■ 成果

中小ベンチャー企業などが、チップ設計からデモシステム開発までを短期間・低コストで実現可能になりました。100件近くの利用実績があります。

### ■ 今後の展望

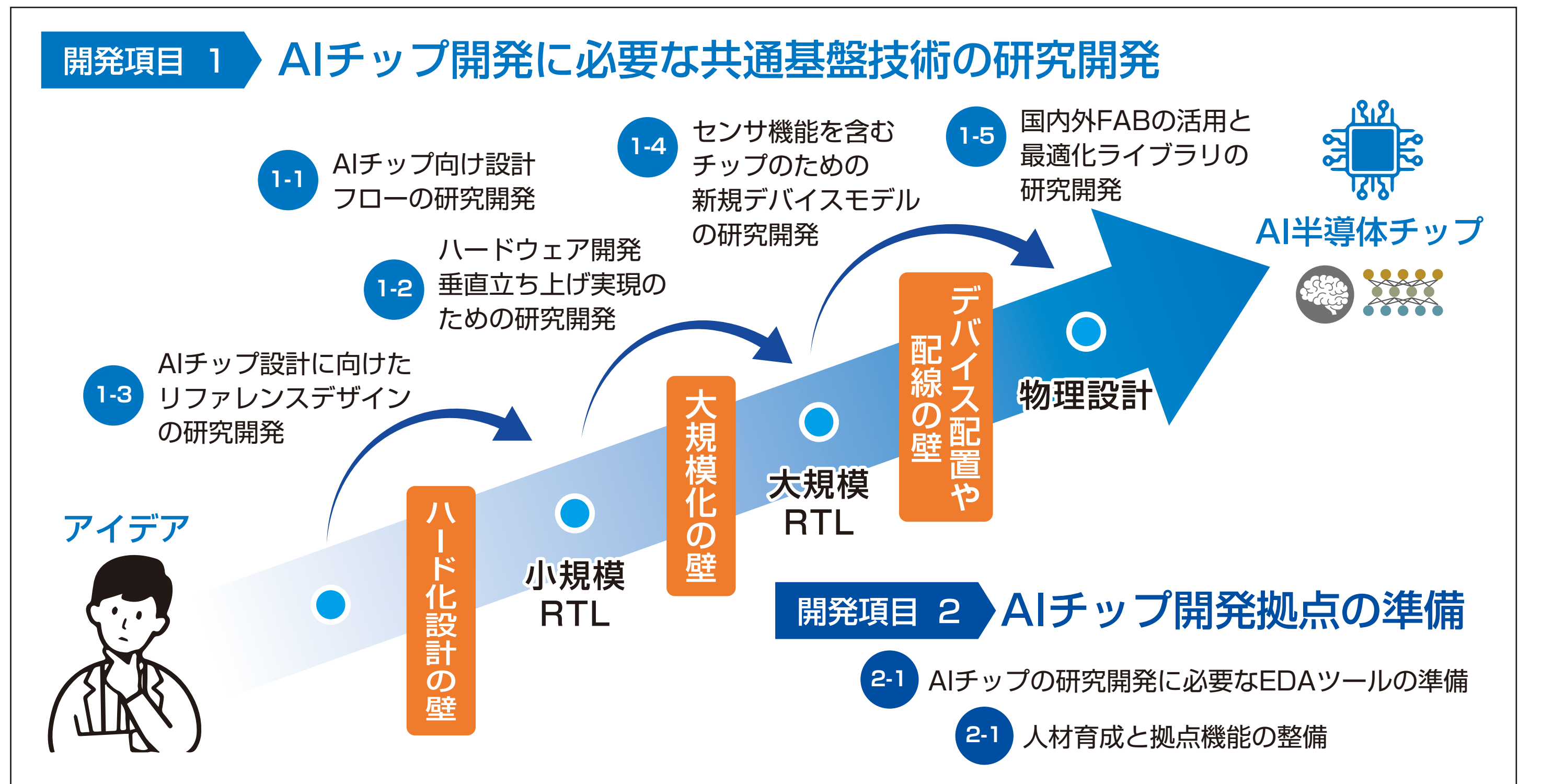
AIチップ設計拠点は本格的に運営開始しており、多様なワンストップサービスの提供を目指します。人材育成や顧客ユーザとのマッチング活動の場も提供します。



AIチップ設計拠点の設計室とサーバー室  
Design room and server room of design center



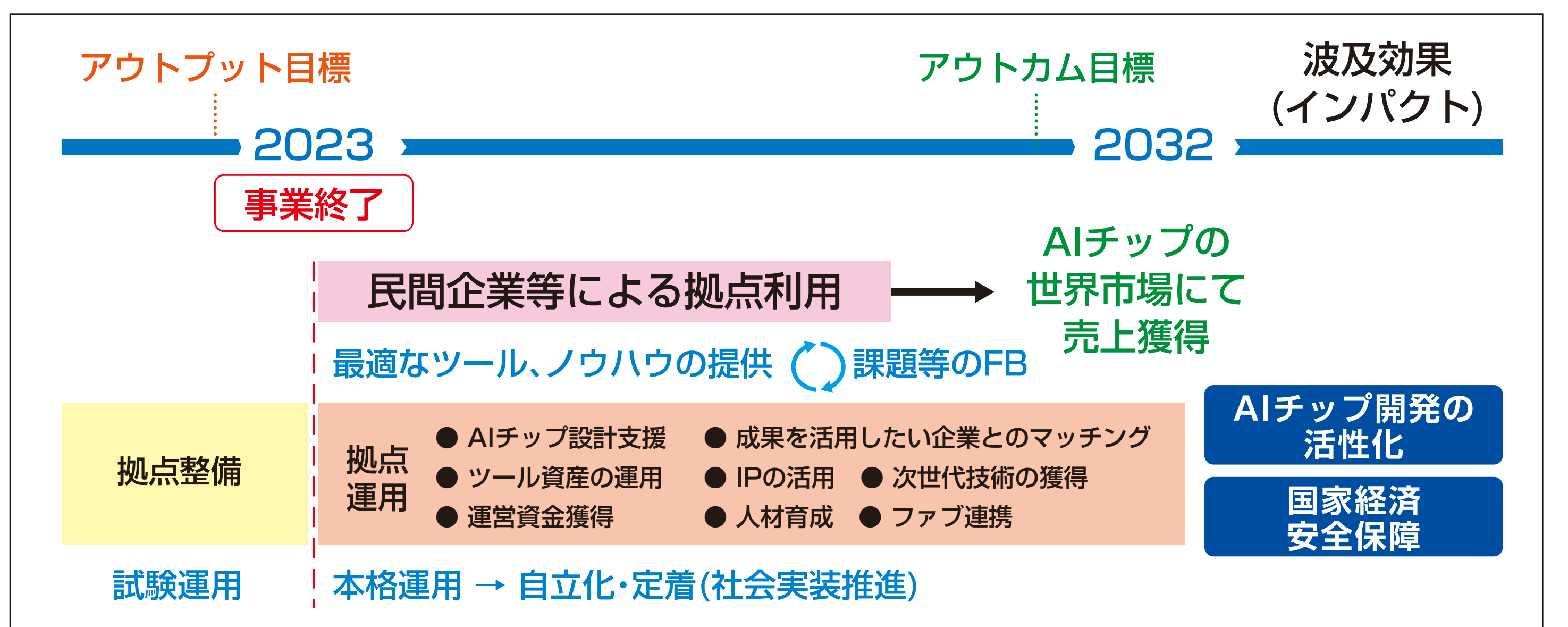
半導体チップ設計の課題  
Issues of semiconductor chip design



AI半導体チップの設計拠点の整備  
Realization of AI semiconductor chip design center

## 来場者に向けて For Visitors

アイデアを半導体チップに実現する支援をします。技術フォーラムやセミナーも開催しています。まずは、下記にお問合せ下さい。



社会実装への道すじと波及効果  
Roadmap of outcomes and impacts

関連サイト

AIチップ設計拠点(略称:AIDC)  
<https://ai-chip-design-center.org/>



NEDOプロジェクト名称 AIチップ開発加速のためのイノベーション推進事業 / 研究開発項目②: AIチップ開発を加速する共通基盤技術の開発

実施期間 2018年度～2022年度

問い合わせ先 NEDO IoT推進部 Tel: 044-520-5211 Mail: ai.chip2[at]ml.nedo.go.jp ([at]を@に変えてください)