

## 研究評価委員会

「チップレット設計基盤構築に向けた技術開発事業」(終了時評価) 分科会

日時：2024年7月16日(火) 13:00～16:55

場所：ステーションコンファレンス川崎 D会議室(オンラインあり)

### 議事次第

(公開セッション)

- |                           |             |       |
|---------------------------|-------------|-------|
| 1. 開会                     | 13:00～13:05 | (5分)  |
| 2. 分科会の設置について             | 13:05～13:20 | (15分) |
| 3. 分科会の公開について             | —           |       |
| 4. 評価の実施方法について            | —           |       |
| 5. プロジェクトの説明              | 13:20～14:10 | (50分) |
| 5.1 意義・アウトカム(社会実装)達成までの道筋 |             |       |
| 5.2 目標及び達成状況              |             |       |
| 5.3 マネジメント                |             |       |
| 5.4 質疑応答                  |             |       |

[説明30分、質疑応答20分]

休憩 14:10～14:25 (15分)

(非公開セッション)

- |                                 |             |       |
|---------------------------------|-------------|-------|
| 6. プロジェクトの補足説明                  | 14:25～15:55 | (90分) |
| 6.1 実施項目1「高効率チップレットアーキテクチャーの開発」 |             |       |
| 6.2 実施項目2「チップレット実装技術の開発」        |             |       |
| 6.3 実施項目3「チップレットインターフェース回路の開発」  |             |       |
| 6.4 実施項目4「標準SoCチップレットの開発」       |             |       |
| 6.5 実施項目5「FPGAチップレットの開発」        |             |       |
| 6.6 質疑応答                        |             |       |

[説明各10分、入替各2分、質疑応答30分]

7. 全体を通しての質疑 15:55～16:25 (30分)

休憩 16:25～16:35 (10分)

(公開セッション)

- |           |             |       |
|-----------|-------------|-------|
| 8. まとめ・講評 | 16:35～16:50 | (15分) |
| 9. 今後の予定  | 16:50～16:55 | (5分)  |
| 10. 閉会    |             |       |