



未来を設計する人材が、ここから生まれる (最先端デジタルSoC設計人材育成事業)

技術研究組合最先端半導体技術センター、Tenstorrent USA, Inc.

プロジェクト概要

先端半導体技術を用いたSoC設計ができる人材育成プログラム(ADIP)

受講無料※1

※1 受講に伴う交通費・食費は自己負担となります。

最先端デジタルSoC設計人材育成プログラム(ADIP: Advanced SoC Design Talent Incubation Program)は、これからの日本の産業全体を支えるために必要不可欠な、SoC(System-on-a-Chip)を設計できるエンジニアやアーキテクトを育成します。

展示物紹介

3つのコースで即戦力人材を育成

①上級コース:

米国Tenstorrent社でのOJTを通じて開発プロジェクトを牽引するアーキテクトを育成します。

②中級コース:

28nmノード以細のロジック半導体の設計人材を育成します。

③初級コース:

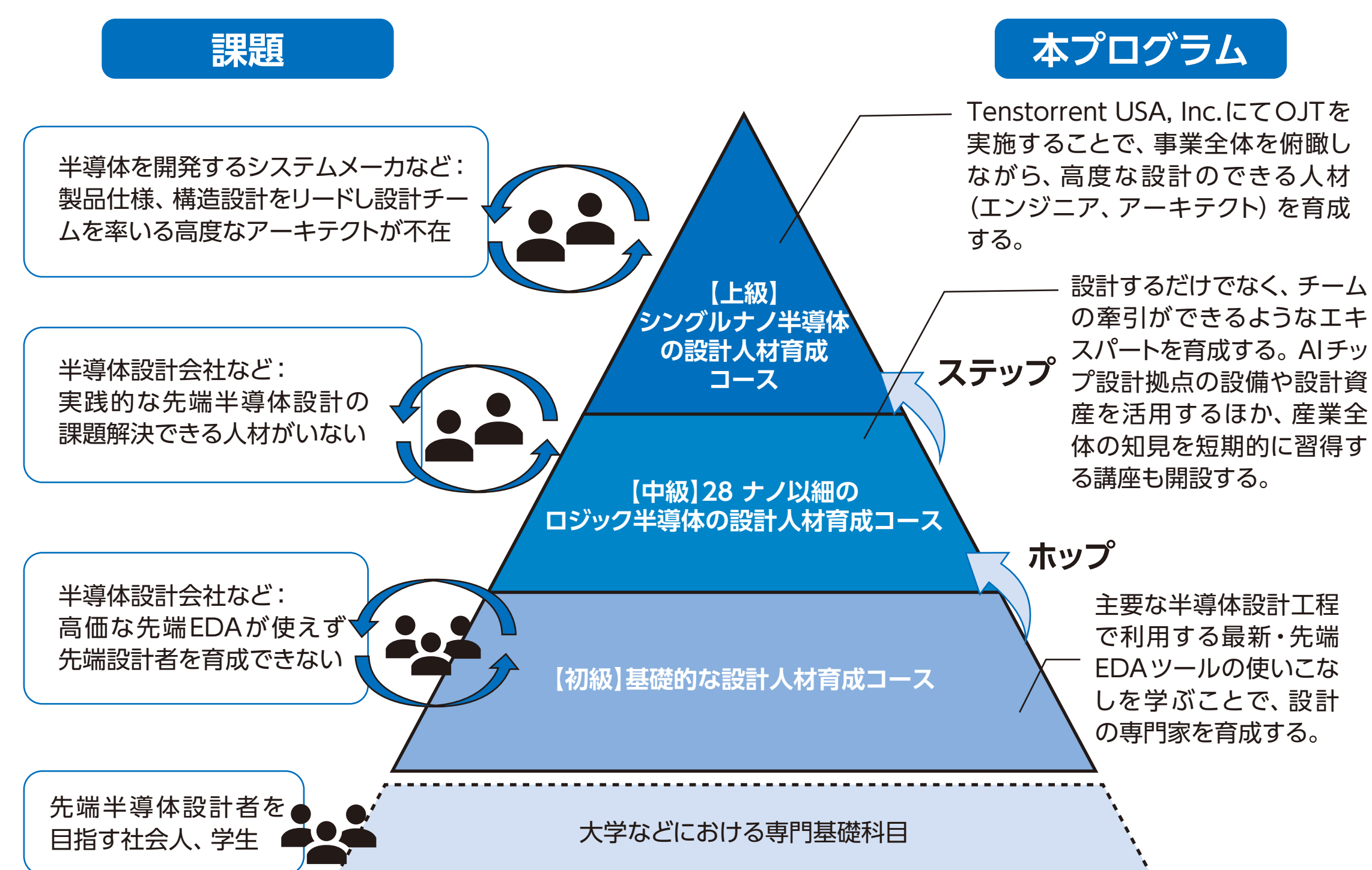
最先端EDAツールのスペシャリストを育成します。各講座を連携させた育成体制を整備することで、即戦力人材を速やかに養成し、我が国の社会課題解決への貢献を目指します。

社会実装イメージ

設計人材の育成を行い産業界へ貢献

現在の日本では最先端のSoCを設計できるエンジニアやアーキテクトが圧倒的に不足しています。技術研究組合最先端半導体技術センター(LSTC)とTenstorrent社が実施する本プログラムでは最先端半導体の設計ができる人材の育成を行い、AIをはじめ自動車産業やロボティクス、創薬、教育などの幅広い国内産業への貢献を目指します。

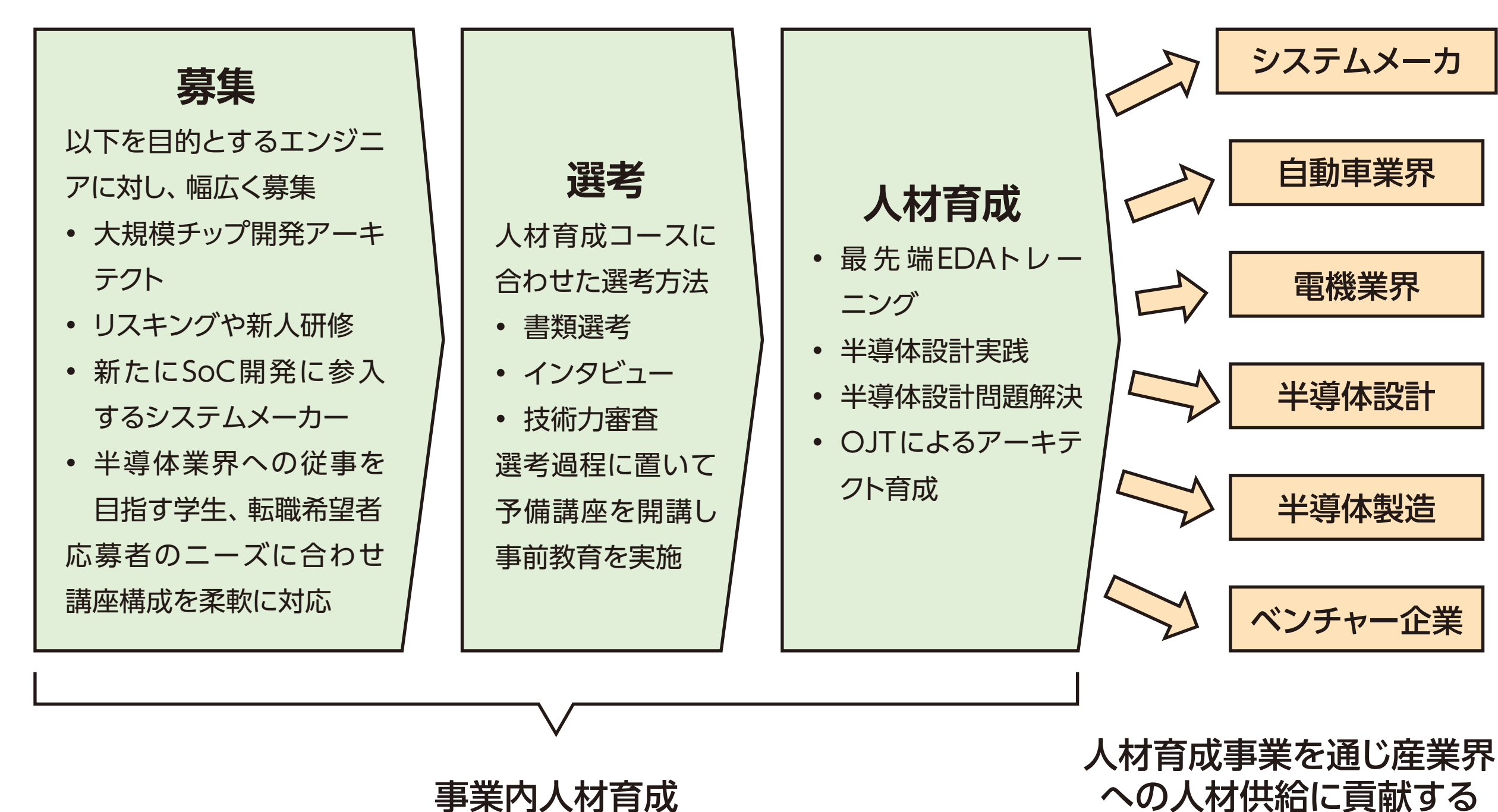
国内半導体産業における課題と本事業内容



米国Tenstorrent社のSanta Clara Office



本事業の国内半導体産業への寄与



プロジェクト実施期間

2024年度～2027年度

NEDOプロジェクト名

ポスト5G情報通信システム基盤強化研究開発事業／人材育成／最先端デジタルSoC設計人材育成

お問い合わせ先

ADIP運営事務局
HP : <https://adip.jp> Email : info@adip.jp

