

④人材育成



Post-5G Project

ポスト5G情報通信システム
基盤強化研究開発事業

(a) ネットワーク関連技術

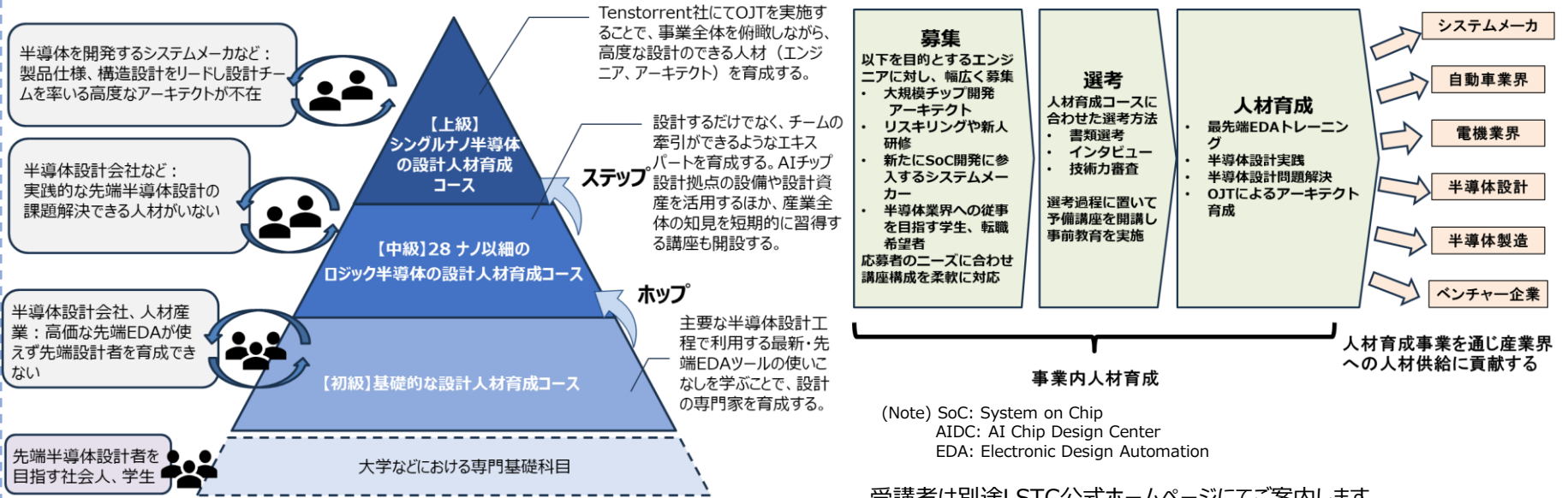
[最先端デジタルSoC設計人材育成](#)

最先端デジタルSoC設計人材育成

実施者	技術研究組合最先端半導体技術センター(LSTC)、Tenstorrent USA, Inc.
概要	シリコンバレーの最先端企業での実践的なトレーニング（上級コース）も含む画期的な人材育成プログラム ① 上級コース：シングルナノ半導体の設計人材育成コース ② 中級コース：28 ナノ以細のロジック半導体の設計人材育成コース ③ 初級コース：基礎的な設計人材育成 上記の各講座を連携させ、下図のように一貫した育成体制を整備することで、モビリティ、AIなどの産業の核となる半導体設計技術者、特に、国内産業界が必要とする即戦力人材の速やかな養成を行い、ひいては我が国全体の社会課題解決への貢献を目指したプログラムを提案する

即戦力となり得る先端半導体設計人材を養成し、速やかに国内産業へ貢献できる人材を輩出することを目標とする。

- ① 上級コースとして、日本とシリコンバレーに拠点をもち先端半導体設計を実践しているTenstorrent社でのOJT(On The Job Training)
- ② 中級コースとして、東京大学、産業技術総合研究所が運用するAIチップ設計拠点(AIDC)での最先端半導体設計環境と最新のSoC設計資産を活用した実践的な半導体設計技術者を育成する回路設計講座
- ③ 初級コースとして、世界の最先端EDAツールに特化した利用法講座



(Note) SoC: System on Chip
AIDC: AI Chip Design Center
EDA: Electronic Design Automation

受講者は別途LSTC公式ホームページにてご案内します。
詳しくはHPを参照ください。 <https://www.lstc.jp/>